KOREAN PATENT ABSTRACTS

(11)Publication number:

1020020057360 A

(43) Date of publication of application: 11.07.2002

(21)Application number:

1020010000351

(71)Applicant:

SAMSUNG ELECTRONICS CO.,

LTD.

(22)Date of filing:

04.01.2001

(72)Inventor:

KANG, SEONG IK KIM, SE JIN

(51)Int. CI

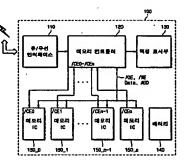
G06F 12/00

(54) MEMORY CARD SYSTEM

(57) Abstract:

PURPOSE: A memory card system is provided to enable a user to easily increase the storage capacity of a memory card system by providing an empty memory integrated circuit fixing unit to the memory card system.

CONSTITUTION: A memory card system(100) includes a wire/wireless interface(110), a memory controller(120), a liquid crystal display(130), a battery(140) and a plurality of memory integrated circuit fixing unit (150_1-150_n). The wire/wireless interface(110) enables the memory controller(120) to communicate with an external device. The liquid crystal display(130) displays an operation of the system(100) under



the control of the memory controller(120). The battery(140) supplies power to the system(100). Memory integrated circuits respectively mounted to the fixing units(150_1-150_n) are respectively selected by chip selection signals generated from the memory controller(120).

© KIPO 2003

Legal Status



공개특허 제2002-57360호(2002.07.11) 1부.

[첨부그림 1]

唇 2002-0057360

(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) lnt . Cl. ⁷		(11) 공개민호	₩2002-0057350
906F 12/00		(43) 공개일자	2002년07월11일
(21) 출원번호	10-2001-0000351	_	
(22) 출원일자	2001년01월04일		
(기) 출원인	삼성전자 주식회사 윤종용		
	경기 수원시 팔달구 매탄3동 416		
(72) 말명자	김세진		
	경기도용인시기흥읍농서리산24번지	I	
	강성익		
	경기도용민시기홍읍농서리산24번지	l	
(계) 대리인	임칭현, 권혁수		
실사경구 : 요용			
(61) MID21 RE 11 AE			

(정) 메모리 카드 시스템

여기에 개시되는 메모리 카드 시스템은 복수 개의 메모리 집적 최로 고정부들을 포함하며, 상기 각 메모 리 집적 최로 고정부에는 메모리 집적 최로가 강제 집혹 방식에 의해서 부척된다. 또한, 그렇게 부착된 메모리 집적 최로는 마용하는 메모리 집적 최로 고정부로부터 탈숙될 수 있다. 이러한 메모리 카드 시스 템에 의하면, 메모리 카드 시스템의 저장 용량이 사용자에 의해서 용이하게 증가될 수 있을 뿐만 아니라, 불량 메모리 집적 최로 역시 쉽게 교체될 수 있다.

MAG

522

BAIH

584 282 48

도 1은 본 발명에 따른 메모리 카드 사스템 및 그에 적용되는 휴대형 시스템들을 보여주는 계략적인 블럭도:

도 2는 본 발명의 바람직한 실시에에 따른 메모리 카드 시스템을 보여주는 블럭도; 그리고

도 3은 에모리 칩 또는 스마트 미디어 카드의 사이즈를 검출하는 알고리증을 보여주는 흐름도이다.

도면의 주요 부분에 대한 부호의 설명

100 : 메모리 카드 시스템110 : 유/무선 인터페이스

120 : 메모리 콘트롭러130 : 액정 표시부 140 : 배터리150 : 메모리 집적 회로 고정부

보염의 상세관 쓰염

增加의 号码

整理的 本政长 对企品的 型 J 是好의 各国对金

본 발명은 기억 장치들에 관한 것으로서, 좀 더 구체적으로는 저장 용량을 증가시키고 불량 집적 회로를 교체할 수 있는 메모리 카드 시스템에 관한 것이다.

데이터를 저장하기 위한 기억 장치를 중 이동 가능하도록 사용되는 기억 장치는 카드 형태로 제조되어 왔다. 카드 형태의 기억 장치에는 디지탈 데이터로 변환된 음악 데이터, 문서 데이터 또는 사진 데이터가 저장된다. 그러한 데이터 저장을 위해서 반도체 메모리 접적 회로가 사용되고 있다. 미러한 기억 장치의 문제점은 다음과 같다.

일반 사용자가 카드 내의 기억 용량을 증가시키는 것이 불가능하다는 것이다. 즉, 카드 내의 기억 용량을 증가시키고자 하는 경우, 일반 사용자는 원하는 저장 용량을 갖는 새로운 카드를 구입해야 한다. 또한, 큰 용량의 데이터를 저장하기 위해서는 여러 개의 카드를이 필요하다. 카드 내에 제공되는 복수 개의 집 적 회로를 중 적어도 하나에 불량이 발생하는 경우, 정상적인 집적 회로들을 사용하는 것이 불가능하다.

이러한 경우, 일반 사용자가 불량 집적 회로만을 교환하는 것 역사 불가능하다.

결론적으로, 일반 유저가 데이터 용량을 증가시키고 물량 집적 회로를 교체할 수 있는 새로운 개념의 기 역 장치가 요구된다.

监督的 이루고자 하는 기술적 과제

본 발명의 목적은 데이터 용량을 증가시키고 불량 집적 회로를 교체할 수 있는 메모리 카드 시스템을 제공하는 것이다.

발명의 구성 및 작용

(구성)

(구성)
상습한 제반 목적을 달성하고자 하는 본 발명에 따르면, 메모리 카드 시스템이 메모리 콘트롭러 및, 인쇄 회로 기판 상에 개폐 가능하도록 형성된 복수 개의 메모리 집적 회로 고정부들을 포함한다. 상기 메모리 집적 회로 고정부들에는 저장 장치가 강제 접촉 방식에 의해서 부착되고, 또한 그렇게 부착된 저장 장치는 개폐 가능한 메모리 집적 회로 고정부들에는 저장 장치들은 개별적으로 선택되도록 그리고 데이터, 어드레스 그리고 제어 신호들을 공유하도록 상기 메모리 콘트롭러에 연결된다. 상기 메모리 카드 시스템의 그리고 제어 신호들을 공유하도록 상기 메모리 콘트롭러에 연결된다. 상기 메모리 카드 시스템은 유/무선 인터페이스, 배터리 및 액정표시부를 포함하며, 상기 메모리 콘트롭러는 상기 메모리 카드 시스템은 유/무선 인터페이스, 배터리 및 액정표시부를 포함하며, 상기 메모리 콘트롭러는 상기 메모리 카드 시스템에 내부적으로 전원을 공급하며, 상기 메보리 콘트롭러는 상기 메모리 카드 시스템에 내부적으로 전원을 공급하며, 강의부 장치와 통신하고, 상기 배터리는 상기 메모리 카드 시스템에 내부적으로 전원을 공급하며, 강의 대장 전체 부전 등자를 지부하는 매모리 골목 필급하면, 강의 대장 기계 등자를 보고리증을 포함하며, 검을 막장 환경 교육에 부적되는 저장 장치의 용량을 자동적으로 검출하는 알고리증을 포함하며, 검을 알고리증은 따위 우시 또는 초기화시 초기 데이터 저장 위치를 자장하는 단계와; 상기 기입된 데이터를 목출하는 단계와; 상기 기입된 데이터와 목출된 데이터와 임치함 때, 다음 데이터와 상기 독출된 데이터를 비교하는 단계와; 상기 기입된 데이터와 목출된 데이터와 임치함 때, 다음 데이터 저장 위치를 자장하도록 상기 어드레스를 증가시키는 단계 및; 상기기입된 데이터가 임치함 때, 다음 데이터 저장 위치를 자장하도록 상기 어드레스를 증가시키는 단계 및; 상기기입된 단에이터가 임치함 때, 다음 데이터 저장 위치를 자장하도록 상기 어드레스를 증가시키는 단계 및; 상기기입된 단이터를 포함한다. 계를 포함한다.

(작용)

이러한 시스템에 의하면, 메모리 카드 시스템의 저장 용량이 사용자에 의해서 용이하게 증가될 수 있을 뿐만 아니라, 불량 메모리 집적 회로 역시 쉽게 교체될 수 있다.

이하, 본 발명에 따른 바람직한 실시예가 참조 도면들에 의거하며 상세히 설명된다.

도 1은 본 발명에 따른 메모리 카드 시스템 및 그에 적용되는 휴대형 시스템을 보여주는 개략적인 블럭 도이다. 본 발명의 메모리 카드 시스템 (memory card system)에 제공되는 저장 용략은 확장 가능할 뿐만 아니라, 그것에 제공되는 반도체 메모리 잡적 최로는 교체 가능하다. 이는 이후 상세히 설명될 것이다. 도 1에서 알 수 있듯이, 본 발명에 따른 메모리 카드 시스템은 디지털 카메라 또는 디지털 비디오 카메라 막 백업 데이터 또는 일시적인 데이터를 저장하는 장치로서 사용될 수 있다. 또한, 본 발명에 따른 메모리 카드 시스템은 노트북 시스템 또는 PM 시스템의 하드미스크 대신에 사용되게나, 스마트 폰 또는 바3시스템의 경우 백업 데이터 보관 등의 확장 시스템으로서 사용될 수 있다. 그러므로, 본 발명의 메모리카드 시스템은 앞서 설명된 것과 같은 휴대 시스템에 유선 또는 무선으로 연결하며 사용될 수 있다.

도 2는 본 발명의 바람직한 실시에에 따른 메모리 카드 시스템을 보여주는 블럭도이다. 도 2를 참조하면, 본 발명의 메모리 카드 시스템 (100)은 유/무선 인터페이스 (110), 메모리 콘트롤러 (120), 백정 표시부 (130), 배터리 (140) 그리고 복수 개의 메모리 집적 최로 고정부를 (150_1~150_n)을 포함한다. 상기 메 모리 집적 최로 고정부를 (150_1~150_n) 각각에 장착되는 메모리 집적 최로는 데미터를 저장하는 단위로 서, 즐러스틱 패키지 또는 CSP 패키지의 학태를 갖는다. 또는, 상기 메모리 집적 최로 교정부를 (150_1~ 150_n) 각각에 장착되는 메모리 집적 최로는 마이크로 스마트 미디어 카드의 단위 집적 최로만을 내장한 스틸 카드 (small card) 또는 메모리 칩 단위의 패키지 형태를 갖는다.

상기 고정부톱 (150_1~150_n)에 각각 장착되는 메모리 집적 회로톱은 상기 메모리 콘트롤러 (120)로부터 생성되는 대용하는 첩 선택 신호물 (7050~705n)의해서 개발적으로 선택된다. 또한, 상기 고정부톱 (150_1~150_n)에 각각 장착되는 메모리 집적 최로튬은 상기 메모리 콘트롤러 (120)에 연결된 단일의 버스를 통해 제어 신호를 (705, 74F), 대이터 신호를 및 에드레스 신호들을 공유하도록 구성된다. 상기 교정부톱 (150_1~150_n)에 대용하는 메모리 집적 최로튬을 장착되는 방식은 습대량이 아닌 접속 방식을 사용한다. 그렇게 장착된 메모리 집적 최로튬 중 불량 집적 최로가 방생하는 경우, 상기 메모리 콘트롤러 (120)는 불량 메모리 집적 최로마 위치를 파악한 후 상기 액정 표시부 (130)를 통해 외부에 알려준다.

상기 메모리 콘트롭러 (120)는, 기본적으로, 복수 개의 메모리 집적 최로를 (150,1~150,n)의 전반적인 제어 등작을 수행하며, 추가되는 메모리 집적 최로 내의 데이터 상태를 파악하는 기능, 불량 비트의 메러를 정정하는 기능, 및 저장 데이터의 신뢰성 항상 및 파일 관리에 필요한 기능을 포함한다. 게다가, 상기메모리 콘트롭러 (120)는 외부로부터 원치 않는 데이터 액세스 및 쓰기에 대응해 이전에 저장된 데이터 보호를 하는 기능을 확보하고 있다. 상기메모리 콘트롤러 (120)는 유/무선 인터페이스 (110)를 미용하여유선으로 또는 무선으로 외부로부터/로 데이터를 수선/전송할 수 있다.

본 발명에 따른 메모리 카드 시스템에는, 또한, 외부로부터의 액세스시 소리 및 진통과 같은 경고 신호를 발생하는 기능이 제공되며, 그러한 액세스는 상기 메모리 카드 시스템의 사용자에 의해서 인증될 때 가능 하다. 외부 액세스의 인증 방법으로서, 본래 사용자의 데미터를 보호하기 위해서, 본체에 스위치를 이용 하는 방법 또는 페스워드를 미용하는 방법이 사용될 수 있다. 미러한 인증 방법들은 이 분마의 통상적인

지식율 습득한 자들에게 자명하다.

지국을 합니는 사업에게 사용하다.

본 발명에 따른 메모리 콘트롤러 (120)에는 장착된 메모리 집적 회로의 용량을 자동으로 검출할 수 있는 알고리즘이 내장되어 있다. 그러한 알고리즘에 의하면, 시스템에 전원이 공급될 때 또는 시스템이 초기화될 때, 도 3에 도시된 바와 같이, 상기 메모리 콘트롤러 (120)는 저장 위치를 지정하기 위한 어드레스를 이용하여 장착된 메모리 집적 회로에 데이터를 기입한다. 그 다음에, 상기 메모리 콘트롤러 (120)는 상기기입된 데이터를 밝고한다. 만약 기입 데이터와 녹징 데이터를 가입하면, 상기 메모리 콘트롤러는 다음의 저장 위치를 지정하기 위해서 어드레스를 증기시키고, 그렇게 증가되는 어드레스를 이용하여 장착된 메모리 집적 회로에 데이터를 기압한다. 이러한 과정은 기업된 데이터가 얽혀지지 않을 때까지 반복적으로 수행된다. 최증적으로 생성된 어드레스를 계산함으로써, 장착된 메모리 집적 회로의 용량이 따약될 수 있다.

999 8 Z

상습한 바와 같이, 메모리 카드 시스템 내에 빈 메모리 집적 회로 고정부를 제공합으로써 메모리 카드 시 스템의 저장 용량이 사용자에 의해서 용이하게 증가될 수 있을 뿐만 아니라, 불량 메모리 집적 회로 역시 쉽게 교체될 수 있다.

(5) 경구의 범위

성구항 1

메모리 콘트롤러 (120)를 구비한 메모리 카드 시스템에 있머서:

- 상기 메모리 콘트롤러 (120)가 유선 및 무선 중 에느 해나로 외부 장치와 통신하게 하는 유/무선 인터페 - 이스 (110)와:
- 상기 메모리 컨트롤러 (120)의 제어에 따라 상기 시스템 내부의 동작을 외부에 알리는 액정 표시부 (13 0)와;
- 상기 메모리 카드 시스템에 내부적으로 전원을 공급하는 배터리 (140) 및:
- 인쇄 회로 기판 상에 개폐 가능하도록 형성된 복수 개의 메모리 집적 회로 고정부를 (150_0~150_n)을 포함하고,
- 상기 메모리 집적 회로 고정부를 (150_0~150_n)에는/로부터 저장 장치가 부착/제거되고; 상기 메모리 집 적 회로 고정부를 (150_0~150_n)에 부착되는 저장 장치들은 개별적으로 선택되도록 그리고 데이터, 어드 레스 그리고 제어 신호들을 공유하도록 상기 메모리 콘트롤러 (120)에 연결되는 것을 특징으로 하는 메모 리 카드 시스템.

성구항 2

제 1 항에 있머서,

상기 저장 장치들은 대용하는 메모리 집적 회로 고정부들 (150_0~150_n)에 강제 집축 방식에 의해서 부착되는 것을 특징으로 하는 메모리 카드 시스템.

청구항 3

제 1 항에 있어서,

상기 메모리 콘트롭러 (120)는 대응하는 메모리 집적 회로 고정부에 부탁되는 저장 장치의 용량을 자동적으로 검密하는 알고리즘을 포함하는 것을 특징으로 하는 메모리 카드 시스템.

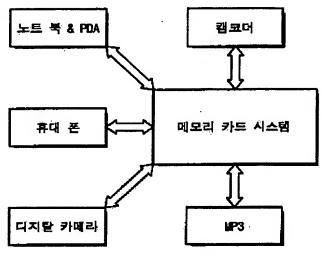
製字数 4

제 3 함에 있어서,

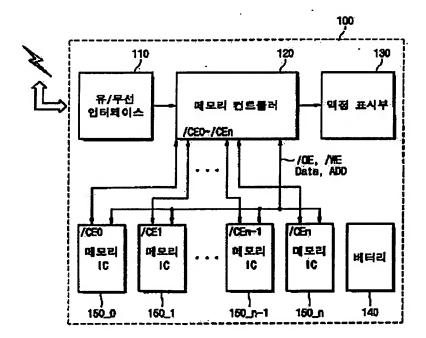
상기 메모리 콘트롤러 (120)의 검출 알고리즘은 파워-온시 또는 초기화시 초기 데이터 저장 위치를 지정 하기 위한 머드레스를 발생하는 단계와: 상기 머드레스에 용답하며 상기 저장 장치에 데이터를 기입하는 단계와: 상기 기입된 데이터를 독충하는 단계와: 상기 기입된 데이터와 상기 독충된 데이터를 비교하는 단계와: 상기 기입된 데이터와 독충된 데이터가 일처함 때, 다음 데이터 저장 위치를 지정하도록 상기 어 단계와: 상기 기입된 데이터와 독충된 데이터가 일처하지 않을 때까지 상기 기입, 독충, 비교 및 중 가 단계들을 반복적으로 수행하는 단계를 포함하는 것을 특징으로 하는 메모리 카드 시스템.

<u> FB</u>



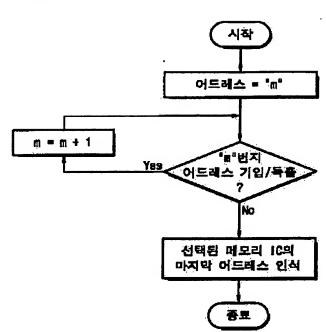


<u> 502</u>



5-4

도凹3



5-5